



Übungen zu Ideen der Informatik

<https://www.mpi-inf.mpg.de/departments/algorithms-complexity/teaching/winter21/ideen/>

Blatt 2

Abgabeschluss: 8.11.2021

Die Übung ist umfangreicher als normal, weil Sie zwei Wochen zur Bearbeitung haben.

Aufgabe 1 (7 Punkte) Betrachte folgendes Programm. Wir nehmen an, dass im Register R0 eine natürliche Zahl n steht, d.h., eine der Zahlen $0, 1, 2, 3, \dots$. Im Programm steht der Stern in Zeile 2 für Multiplikation.

```
1 R1 ← 0
2 if R1 * R1 ≥ R0, BZ ← 5
3 R1 ← R1 + 1
4 BZ ← 2
5 drucke R1
6 STOP
```

- Was druckt das Programm, wenn in R0 steht: 0, 1, 4, 7, 9?
- Was gibt das Programm aus, wenn in R0 die Zahl n steht?
 - Überlegen Sie sich zunächst, welche Werte R1 nacheinander annimmt.
 - Wird der Wert von R0 jemals abgeändert?
 - In Zeile 2 wird das Quadrat von R1 mit R0 verglichen. Wann springt man zum Ende des Programms in Zeile 5? Man springt, wenn das Quadrat von R1 R0 ist. Hier sind ein paar Möglichkeiten: kleiner als, größer als, größer gleich. Welche ist richtig?
 - Genauer, man springt, wenn die Bedingung "das Quadrat von R1 ist R0" zum Mal erfüllt ist.
 - Das Programm druckt ...

Aufgabe 2 (7 Punkte) In der Vorlesung sahen wir eine Turingmaschine, die zählt. Dabei war die Annahme, dass das Band mit

...000000BBBBBB...

initialisiert ist und der Kopf der Maschine am Anfang auf der rechtesten Null steht. Modifizieren Sie die Turingmaschine so, dass sie für den Anfangsbandinhalt

...BBBBBBBBBBBBBBBBBBBBBBBBBBBBBB...

funktioniert.

Zur Erinnerung: In der Vorlesung nahmen wir an, dass das Band am Anfang mit00000BBBBBB.... beschriftet ist, der Kopf auf der rechtesten Null steht und die Maschine im Zustand q_1 ist. Das Program war

```
q1 0 q2 1 S
q1 1 q1 0 L
q2 0 q2 0 R
q2 1 q2 1 R
q2 B q1 B L
```

Aufgabe 3 (4 Punkte) Ein Schaltnetz besteht aus Gattern. Wir arbeiten mit drei Arten von Gattern, Und-Gatter, Oder-Gatter, und Nicht-Gatter. Und-Gatter (\wedge) und Oder-Gatter (\vee) haben je zwei Eingänge und einen Ausgang, Nicht-Gatter (\neg) haben einen Eingang und einen Ausgang. Die Gatter operieren auf den booleschen Werten (auch Bits genannt) 0 und 1 gemäß folgenden Regeln.

x	y	$x \wedge y$	$x \vee y$	$\neg x$
0	0	0	0	1
0	1	0	1	1
1	0	0	1	0
1	1	1	1	0

Der Ausgang eines Und-Gatters ist also genau dann 1, wenn beide Eingänge 1 sind, und der Ausgang eines Oder-Gatters ist 1, wenn mindestens ein Eingang 1 ist. Das Nicht-Gatter dreht den Eingang um.

Mit Hilfe der Gatter können wir kompliziertere Funktionen bilden, z. B. $f(x, y) = \neg x \vee y$. Hier ist die Funktionstafel, schrittweise aufgebaut.

x	y	$\neg x$	$\neg x \vee y$
0	0	1	1
0	1	1	1
1	0	0	0
1	1	0	1

Die ersten beiden Spalten enthalten die vier möglichen Kombinationen für x und y . Die dritte und vierte Spalten sind dann die Werte von $\neg x$ und $\neg x \vee y$.

- Gibt es für die Funktion f einen gebräuchlichen Namen?
- Geben Sie einen Ausdruck für die Funktion $x < y$ an. Sie ist 1, genau wenn x Null ist und y gleich 1 ist.

Aufgabe 4 (6 Punkte)

Haben die Ausdrücke $\neg(x \vee y)$ und $\neg x \wedge \neg y$ immer den gleichen Wert? Geben Sie die Funktionstabellen für beide Ausdrücke an.

Haben die Ausdrücke $\neg(x \wedge y)$ und $\neg x \vee \neg y$ immer den gleichen Wert? Geben Sie die Funktionstabellen für beide Ausdrücke an.

Haben die Ausdrücke x und $\neg(\neg x)$ immer den gleichen Wert?

Haben die Ausdrücke $x \vee \neg x$ und 1 immer den gleichen Wert?

Haben die Ausdrücke $x \wedge \neg x$ und 0 immer den gleichen Wert?

Diese Gleichheiten sind unter dem Namen *Regeln von de Morgan* bekannt.

Vereinfachen Sie folgenden Ausdruck mit den Regeln von de Morgan: $\neg(\neg((\neg x \vee y) \vee y) \wedge (\neg x))$. Der erste Schritt ist

$\neg(\neg((\neg x \vee y) \vee y) \wedge (\neg x)) = \neg\neg((\neg x \vee y) \vee y) \vee \neg(\neg x)$ Negation eines Unds wird Oder der Negationen

Beachten Sie dabei, dass der äußerste Ausdruck die Gestalt $\neg(\dots \wedge \dots)$ hat.

Aufgabe 5 (6 Punkte) Die Eingabe eines Volladdierers besteht aus drei Bits x , y und z und die Ausgabe besteht aus zwei Bits c und s . Die Ausgabe ist die Binärdarstellung der Summe der Eingabebits:

$$2c + s = x + y + z.$$

Im Kurs sahen wir, dass man einen Volladdierer aus zwei Halbaddierern und einem Oder-Gatter aufbauen kann. Wir lernen nun eine alternative Realisierung kennen.

Das Summenbit s ist Eins, genau wenn $x + y + z \in \{1, 3\}$, und das Carrybit c ist Eins, genau wenn $x + y + z \geq 2$.

Zur Erinnerung: $\{1, 3\}$ bezeichnet die Menge, die aus den Zahlen 1 und 3 besteht. \in liest man als *in* oder *ist Element der Menge* oder *gehört zur Menge* oder *liegt in der Menge*. Ausgeschrieben liest sich die erste Satzhälfte also als: Das Summenbit s ist Eins, genau wenn $x + y + z$ zur Menge $\{1, 3\}$ gehört. Oder noch anders. Das Summenbit s ist Eins, genau wenn $x + y + 1$ entweder Eins oder Drei ist.

- a) Sei $\text{MindestensZwei}(x, y, z) = 1$ genau wenn mindestens zwei der Variablen Eins sind. Dann ist $c = \text{MindestensZwei}(x, y, z)$. Argumentieren Sie, dass

$$\text{MindestensZwei}(x, y, z) = (x \wedge y) \vee (x \wedge z) \vee (y \wedge z).$$

- b) Sei $\text{MindestensEine}(x, y, z) = 1$ genau wenn mindestens eine der Variablen Eins ist. Sei $\text{Alle}(x, y, z) = 1$ genau wenn alle Variablen Eins sind. Geben Sie Formeln für *MindestensEine* und *Alle* an.
- c) Zeigen Sie, dass $s = \text{Alle}(x, y, z) \vee (\text{MindestensEine}(x, y, z) \wedge \neg \text{MindestensZwei}(x, y, z))$.
- d) Wie viele Gatter benötigt die Realisierung eines Volladdierers gemäß a) bis c). Wieviele Gatter braucht die Realisierung mit Hilfe von Halbaddierern. Warum könnte die Realisierung durch Halbaddierer vorzuziehen sein?

Ich habe für die Videos, die Nachbereitung und das Übungsblatt etwa Stunden gebraucht.

(Ann-Sophie fertigt aus diesen Zahlen eine Statistik an. Kurt und Corinna sehen nur diese Statistik. Wir möchten wissen, ob der Schwierigkeitsgrad in etwa richtig ist.)

Rechner war spannend okay langweilig
schwierig okay einfach